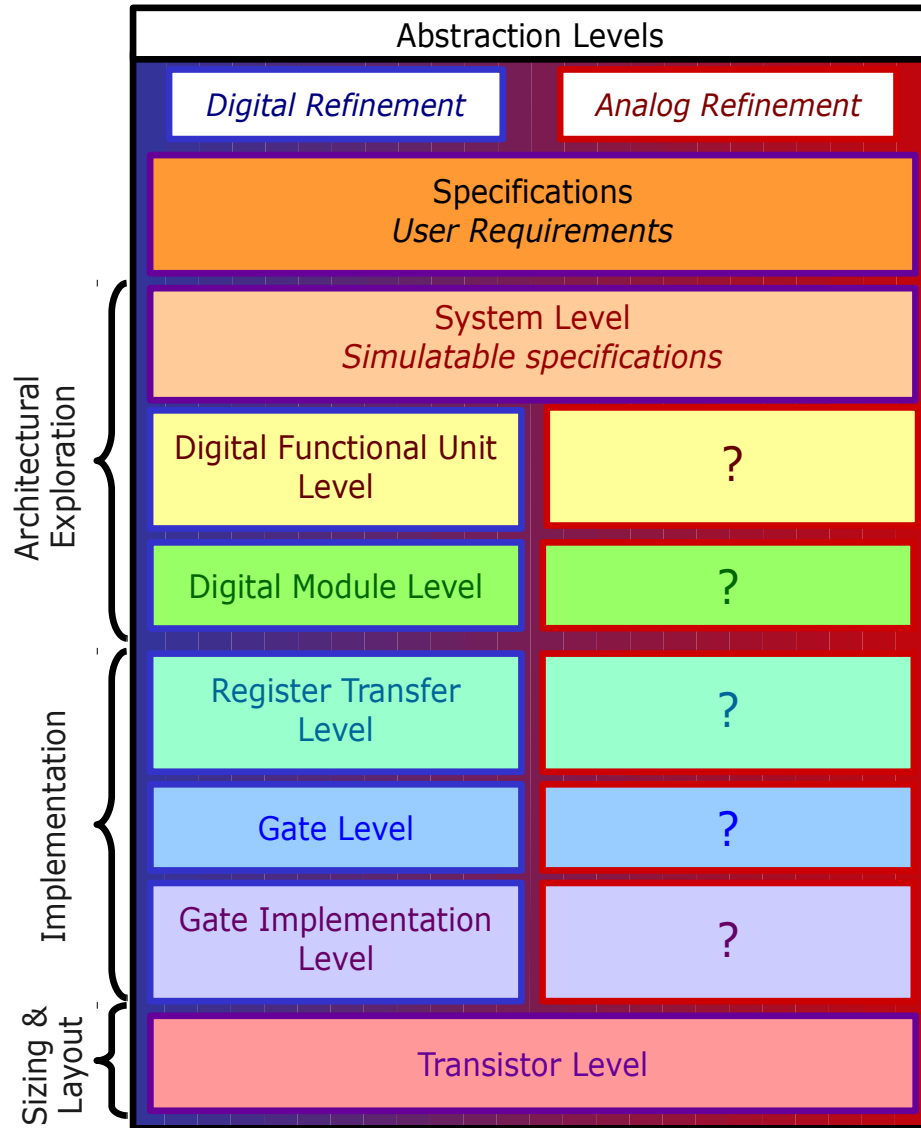


Raffinement *Top-Down* méthodique pour circuits mixtes et analogiques



Complexité croissante des systèmes embarqués :

- interactions numériques & analogiques

Besoin :

Simuler le système entier

- cosimuler numérique & analogique
- Raffiner méthodiquement les parties analogiques comme les partie numériques

NoCgen : outil pour la génération de plateformes d'émulation multi-FPGA autour du NoC Hermes

TIMA, LaHC et Tianjin ASIC Design Center

Flot de conception pour la génération d'une plateforme d'émulation du NoC Hermes :

- Analyse de performances.
- Exploration de l'espace de conception.

NoC déployé sur l'architecture multi-FPGA tout en conservant ses performances de timing :

- Déploiement homogène afin d'évaluer les performances indépendamment de la plateforme dans un contexte d'émulation (latence).
- Blocs d'émulation de trafic permettant de simuler tous les trafic existants dans des applications de traitement du signal et de l'image.

Comportements des routeurs Internet face aux erreurs induites par la radiation

On commence par définir la fiabilité au niveau système

- Il faut éviter du 'over-design'

On analyse tous les composants

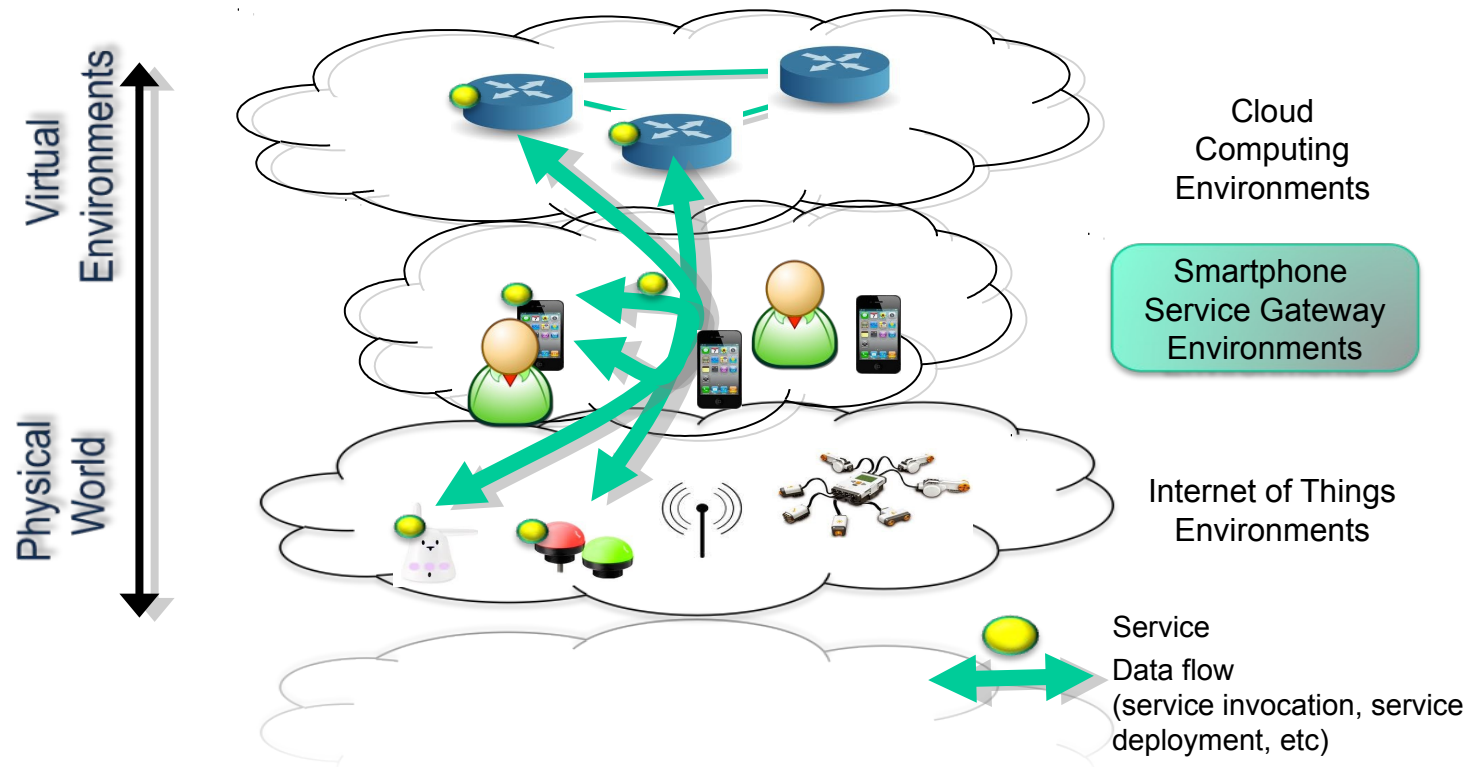
- ECC permet de gérer les mémoires
- Les bascales restent un défi



On explique les approches utilisées pour analyser et mitiger les effets SEUs dans les bascules.



Les smartphones comme passerelles de services entre l'internet des choses et la virtualisation dans les nuages



Intergiciel à services, déploiement, orchestration, exécution
Algorithme de décision, autonome, contextuel
Plateforme ouverte, incitative, collaborative